НАЦІОНАЛЬНИЙ ТЕХНІЧНИЙ УНІВЕРСИТЕТ УКРАЇНИ  
«КИЇВСЬКИЙ ПОЛІТЕХНІЧНИЙ ІНСТИТУТ»

ФАКУЛЬТЕТ ПРИКЛАДНОЇ МАТЕМАТИКИ

КАФЕДРА СИСТЕМНОГО ПРОГРАМУВАННЯ ТА СПЕЦІАЛІЗОВАНИХ КОМП’ЮТЕРНИХ СИСТЕМ

**Лабораторна робота №2  
з дисципліни «Комп’ютерна електроніка»**

**Варіант 4**

Виконали  
студенти 2-го курсу  
групи КВ-41  
*Горпинич-Радуженко Іван*

*Карпусь Владислав*

*Кравчук Віктор*

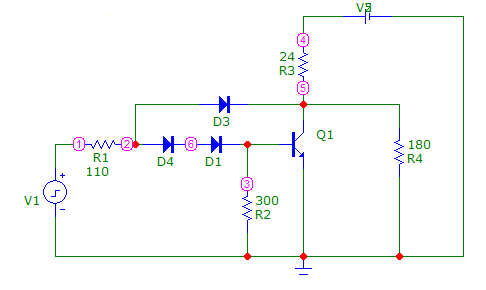
Київ – 2016

**Схема з нелінійним зворотнім зв’язком**

Дано:

|  |  |  |  |
| --- | --- | --- | --- |
|  |  |  |  |
|  |  |  | |
|  |  |  |  |

Знайти: .



При:

При закритому транзисторі:

При відкритому транзисторі:

Таблиця розрахункових значень:

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
|  | , В | , В | , В | , Ом | , мА | , мА | , мА |
|  | 0,015 | 4,412 | 0,015 | 101,51 | ≈0 |  | 24,51 |
|  | 4,33 | ≤1,4 | 2,05 | 22,46 | 150 | 7,77 |

Таблиця реальних значень:

|  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- |
|  | , В | , В | , В | , Ом | , мА | , мА | , мА |
|  | 0,015 | 4,412 | 0,015 | 110 | -4∙10-9 | 24,51 | 24,51 |
|  | 4,33 | 1,326 | 2,050 | 20,73 | 153,059 | 7,369 |

Таблиця часових параметрів:

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | , нс | , нс | , нс | , нс |
| Розрах. з-ння (ЛР №1) | 5,609 | 3,500 | 3,625 | 7,243 |
| Реальні з-ння | 2,463 | 12,770 | 5,598 | 5,070 |

**Висновки:**

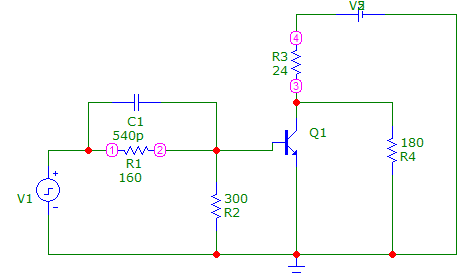
1. Реальне значення виявилося меншим за розрахункове, що задовольняє умову задачі.
2. Струм колектора розраховувався для . Реальне менше цього значення, отже падіння напруги на більше, що спричиняє збільшення струму .
3. Зменшення спричинило зменшення падіння напруги на і, відповідно, зменшення струму .
4. Зміну часових характеристик модифікованої схеми відносно базової можна пояснити наявністю НЗЗ. За рахунок того, що транзистор не працює в стані насичення, на ньому не накопичуються надлишкові заряди, тому час затримки при вимкнені буде меншим. Час затримки при подачі на вхід «1» є більшим через підключення діодів зсуву, на відкриття яких потрібен певний час.

**Схема з форсуючим конденсатором**

Дано:

|  |  |  |  |
| --- | --- | --- | --- |
|  |  |  |  |
|  |  |  |  |

Знайти: .



Таблиця часових параметрів:

|  |  |  |  |  |
| --- | --- | --- | --- | --- |
|  | , нс | , нс | , нс | , нс |
| Розрах. з-ння (ЛР №1) | 5,609 | 3,500 | 3,625 | 7,243 |
| Реальні значення | 3,460 | 0,329 | 3,389 | 0,330 |

**Висновки:**

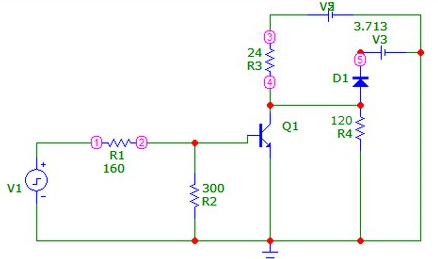
Модифікована схема з форсуючим конденсатором має значно менший час переходу та затримки, порівняно з часом роботи немодифікованої схеми. Це пояснюється додаванням до схеми конденсатора, адже при подачі на вхід логічної «1» на транзистор подається значний струм, тому він відкривається швидше. Відповідно, при зміні керуючої напруги виникає значний зворотній струм, який пришвидшує закриття транзистора.

**Схема з діодною фіксацією вихідного рівня**

Дано:

|  |  |  |  |
| --- | --- | --- | --- |
|  |  |  |  |
|  |  |  |  |
|  |  |  | |

Знайти:



При

При :

При

При

При : ;

Таблиця розрахункових значень:

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
|  |  | , В | , Ом | , мА | , мА | , мА |
|  | 0 | 4,413 |  | 24,5 | 0 | 24,5 |
|  | 5 | 4,413 | 360 | 24,5 | 12,2 | 12,38 |
|  | 10 | 4,413 | 180 | 24,5 | 24,5 | 0,083 |
|  | 15 | 4,1664 | 120 | 34,72 | 34,72 | 0 |

Таблиця реальних значень:

|  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- |
|  |  | , В | , Ом | , мА | , мА | , мА |
|  | 0 | 4,447 |  | 23,031 | 0 | 23,032 |
|  | 5 | 4,429 | 360 | 23,787 | 15,07 | 11,483 |
|  | 10 | 4,378 | 180 | 25,518 | 29,53 | 1,596 |
|  | 15 | 4,167 | 120 | 34,723 | 42,36 | 4∙10-9 |

**Висновки:**

1. Високий вихідний рівень при відсутньому або невеликому навантаженні виявляється більшим або майже рівним розрахунковому, що задовольняє умову задачі.
2. Збільшення зумовлює менше падіння напруги на та, відповідно, зменшення струму порівняно з його розрахунковим значенням. Однак, при збільшенні навантаження поступово зменшується, падіння напруги на збільшується, тим самим збільшуючи струм .
3. При навантаженні більшому граничного реальне практично не відрізняється від розрахункового, оскільки в даному випадку задіяні лише лінійні елементи, а ні діод, ні транзистор не працюють.